

PATENT ABSTRACTS OF JAPAN

(11) Publication number : 2002-043290

(43) Date of publication of application : 08. 02. 2002

(51) Int. Cl.

H01L 21/3065

H01L 21/205

(21) Application number : 2000-222622 (71) Applicant : TOKYO ELECTRON LTD

(22) Date of filing : 24. 07. 2000 (72) Inventor : TAWARA KAZUSHI

KOO AKIRA

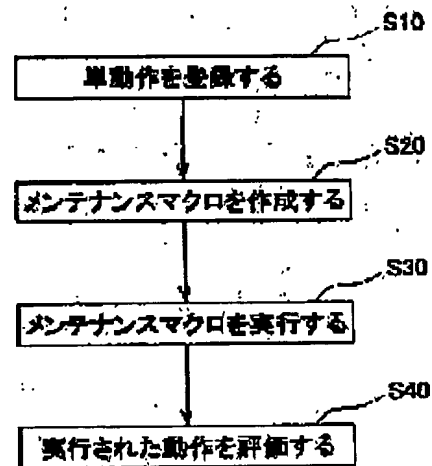
KATO SHIGEKI

(54) MAINTENANCE METHOD OF PROCESSOR

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a maintenance method of a processor by which device operation can be combined optionally.

SOLUTION: The single operation of a part to be the maintenance object of the processor is registered in advance (S10). The single operation registered at the S10 is combined optionally to prepare a maintenance macro file as sequence operations and/or parallel operations (S20). The prepared maintenance macro file is carried out and maintenance is performed by this (S30). The performed sequence operations and parallel operations are evaluated (S40).



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against
examiner's decision of rejection]
[Date of extinction of right]

Copyright (C) ; 1998, 2003 Japan Patent Office

BEST AVAILABLE COPY

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2002-43290
(P2002-43290A)

(43) 公開日 平成14年2月8日 (2002.2.8)

| | | | |
|---------------------------|------|----------------|-------------|
| (51) Int.Cl. ⁷ | 識別記号 | F I | テマコード (参考) |
| H 0 1 L 21/3085 | | H 0 1 L 21/205 | 5 F 0 0 4 |
| 21/205 | | 21/302 | A 5 F 0 4 5 |

審査請求 未請求 請求項の数 6 O L (全 6 頁)

(21) 出願番号 特願2000-222622(P2000-222622)

(22) 出願日 平成12年7月24日 (2000.7.24)

(71) 出願人 000219987

東京エレクトロン株式会社
東京都港区赤坂5丁目3番6号

(72) 発明者 田原 計志

山梨県荏苒市穂坂町三ツ沢650番地 東京
エレクトロン山梨株式会社内

(72) 発明者 小尾 章

山梨県荏苒市穂坂町三ツ沢650番地 東京
エレクトロン山梨株式会社内

(74) 代理人 100095957

弁理士 亀谷 美明 (外2名)

最終頁に続く

(54) 【発明の名称】 処理装置のメンテナンス方法

(57) 【要約】

【課題】 装置動作の任意の組み合わせが可能な処理装置のメンテナンス方法を提供すること。

【解決手段】 処理装置のメンテナンス対象となるパーツの単動作を予め登録する (S10)。S10で登録した単動作を任意に組み合わせて、シーケンス動作および/またはパラレル動作としてメンテナンスマクロファイルを作成する (S20)。作成したメンテナンスマクロファイルを実行させて、これによりメンテナンスを行う (S30)。行われたシーケンス動作、パラレル動作を評価する (S40)。

